



孕龍科技股份有限公司
ZeroPlus Technology Co., Ltd.

SPECIFICATION

MODEL: B12018-RGB Interface

PART NO : _____

VERSION : V1.00

Approver		Check	Design
GM	PM		

Customer Confirm

* Please fax the file to
ZeroPlus Technology after
signing.

2F, NO.123, Jian Ba Rd,
Chung Ho City, Taipei Hsian, R.O.C.

Tel:+886-2-66202225
Fax:+886-2-22234362



目录

1	软件注册	3
2	人机界面	6
3	使用说明	9

1 软件注册

软件注册请依照下列步骤进行注册。

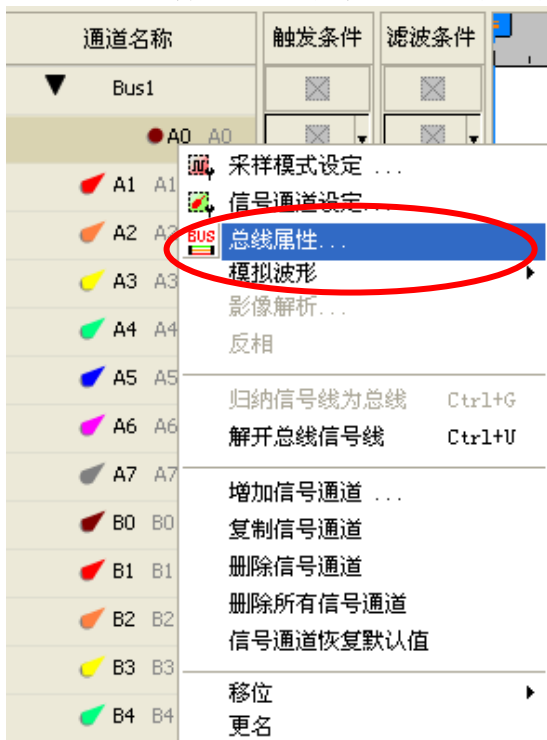
※ 注 1：所有总线注册程序皆相同，注册时依照程序即可，下图注册以 BUS 总线协议为范例，藉以参考。

※ 注 2：本说明书若有任何改动恕不另行通知。因模组版本升级而造成的与本说明书不符，以模组软件为准。

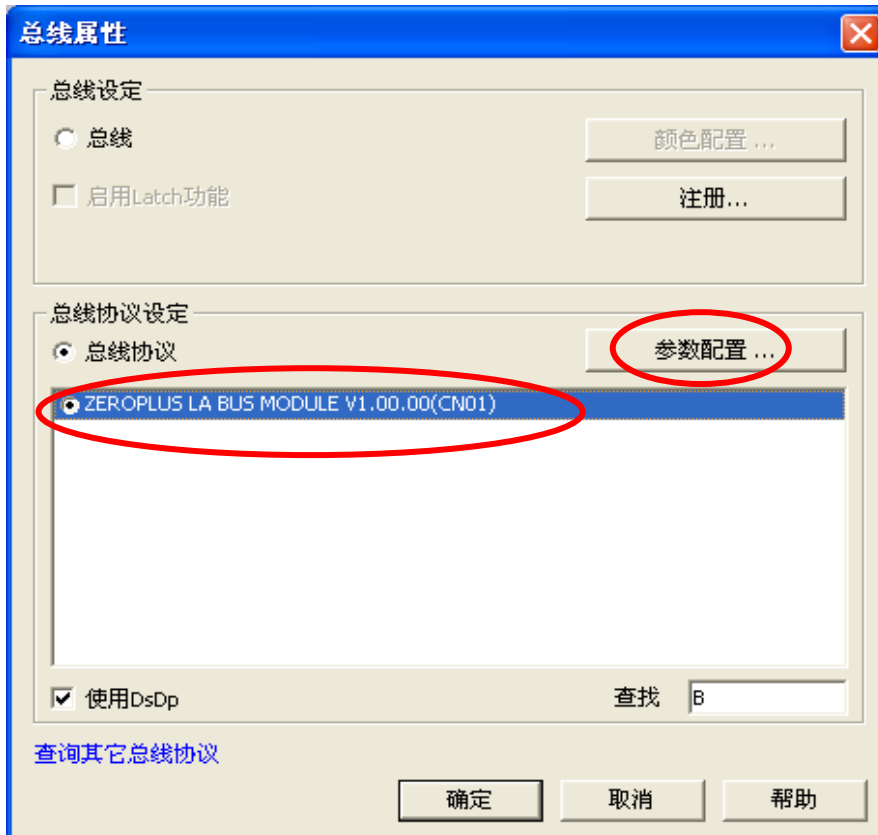
STEP 1. 打开逻辑分析仪软体，在通道名称区域右键，点选归纳信号线为总线，把 A0 归纳为 Bus1。



STEP 2. 选择 Bus1，再在通道区域右键，点选总线属性，调出总线属性对话框。



STEP 3. 在总线属性对话框，点选 ZEROPLUS LA BUS MODULE V1.00.00 (CN01)，再单击参数配置按钮，调出该模组设定对话框。

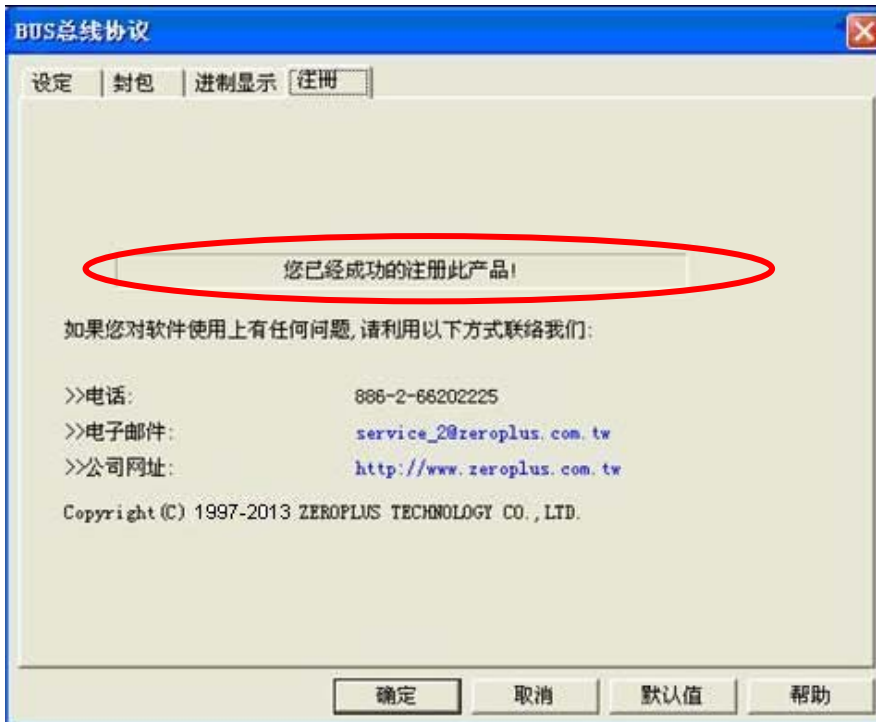


STEP 4. 点选注册页签，输入该机型的 BUS 注册码，按下注册按钮进行注册。





STEP 5.注册成功后，在注册页会显示注册成功信息。



2 人机界面

设定部分，请参考下图界面。

设定页



RGB Interface 总线协议

设定 | 封包 | 进制显示 | 注册

通道设定

总线协议设定

采样边沿：上升沿

DEN 有效电平：高电平

Vsync 有效电平：低电平

Hsync 有效电平：低电平

总线协议颜色

Vsync

RGB

HBP Length

Hsync

HFP Length

确定 取消 默认值 帮助

总线协议设定：

采样边沿：可选上升沿或下降沿，默认为上升沿。

DEN 有效电平：可选高电平或低电平，默认为高电平。

Hsync 有效电平和 Vsync 有效电平：可选高电平或低电平，默认为低电平。

通道设定：点击通道设定按钮，则弹出通道设定窗口。



通道设定

Blue

D00: A0 D01: A1

D02: A2 D03: A3

D04: A4 D05: A5

D06: A6 D07: A7

Green

D08: B0 D09: B1

D10: B2 D11: B3

D12: B4 D13: B5

D14: B6 D15: B7

Red

D16: C0 D17: C1

D18: C2 D19: C3

D20: C4 D21: C5

D22: C6 D23: C7

其它

CLK: D0 Vsync: D2

DEN: D1 Hsync: D3

默认值 确定 取消



总线协议颜色：

使用者可自行设定解码字段的颜色。

封包页



封包可依使用者喜好调整封包颜色，勾选子项将显示在封包列表中，未勾选子项将不会显示在封包列表中。

进制显示页



启动自定义进制显示，默认为十进制，用户也可自定义进制为二进制、十进制、十六进制、ASCII；默认不启动，则由主程序控制进制显示。



注册页



注册部分提供公司相关信息。有问题时可拨打电话及来信或是上网查询。

3 使用说明

STEP 1. 在通道名称区域右键，点选归纳信号线为总线，把 A0~D3 归纳为 Bus1，RGB Interface 总线协议分析需 27 线以上解码。

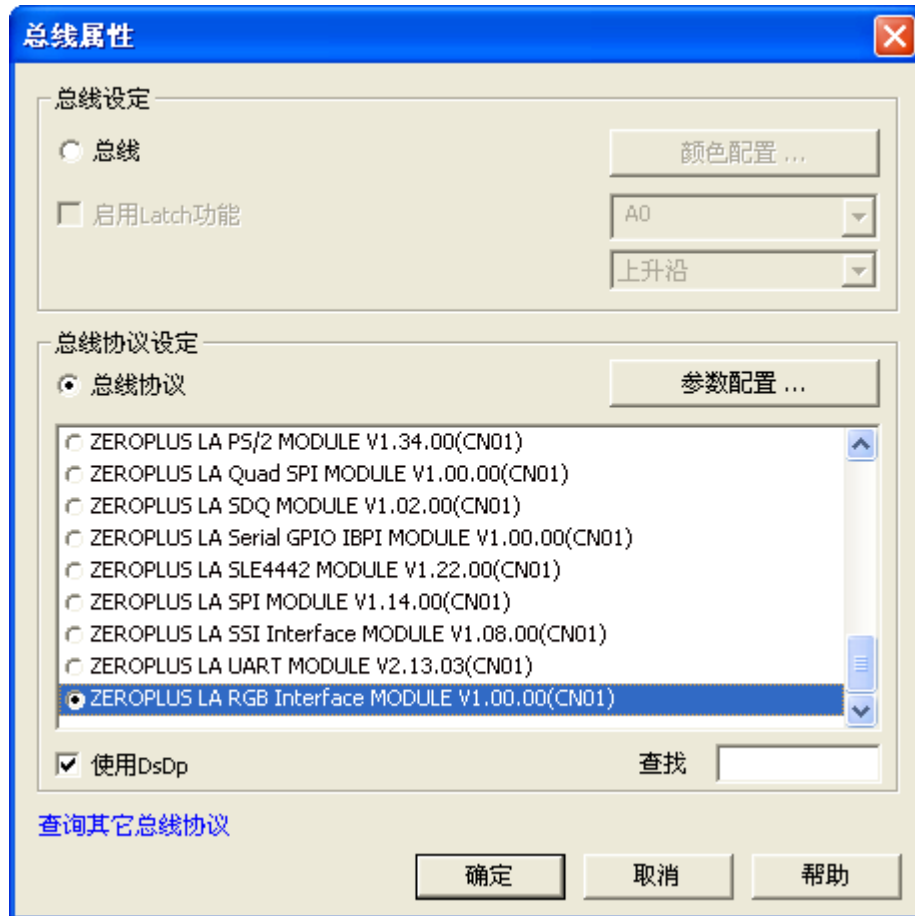


STEP 2. 选择 Bus1，再在通道区域右键，点选总线属性，调出总线属性对话框。

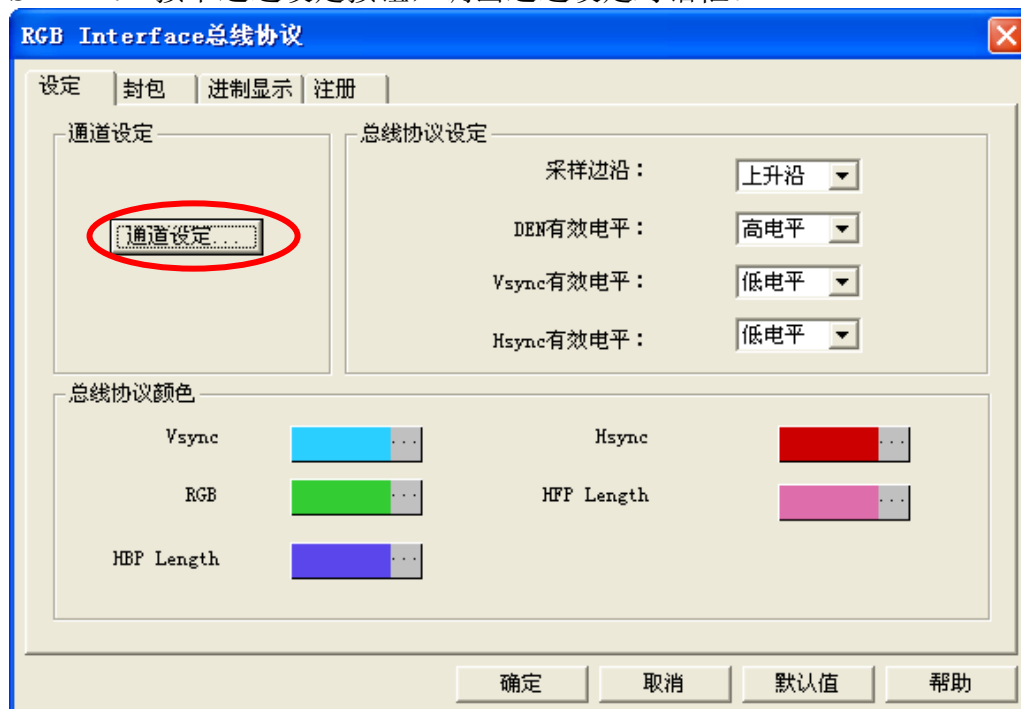




STEP 3. 在总线属性对话框，点选 ZEROPLUS LA RGB Interface MODULE V1.00.00(CN01)，再单击参数配置按钮，调出该模组设定对话框。

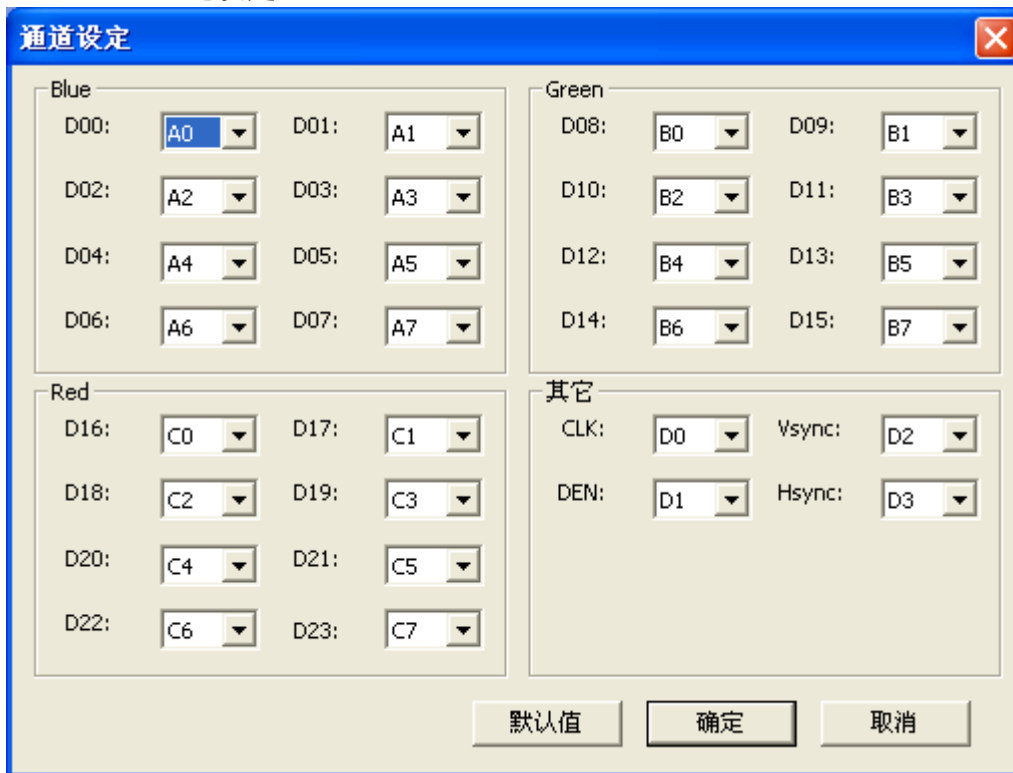


STEP 4. 按下通道设定按钮，调出通道设定对话框。





STEP 5. 通道设定。



The '通道设定' (Channel Setting) dialog box is used to configure the channels for the Blue, Green, and Red color components. It features three main sections: Blue, Green, and Red, each with a grid of input fields for different channels. The Blue section has inputs for D00 through D07, the Green section for D08 through D15, and the Red section for D16 through D23. Each input field is a dropdown menu. Additionally, there is a '其它' (Other) section with inputs for CLK, DEN, Vsync, and Hsync. At the bottom, there are buttons for '默认值' (Default), '确定' (OK), and '取消' (Cancel).

Blue	Green	Red	其它
D00: A0	D08: B0	D16: C0	CLK: D0
D01: A1	D09: B1	D17: C1	Vsync: D2
D02: A2	D10: B2	D18: C2	DEN: D1
D03: A3	D11: B3	D19: C3	Hsync: D3
D04: A4	D12: B4	D20: C4	
D05: A5	D13: B5	D21: C5	
D06: A6	D14: B6	D22: C6	
D07: A7	D15: B7	D23: C7	

STEP 6. 采样边沿设定



The 'RGB Interface总线协议' (RGB Interface Bus Protocol) dialog box is used to configure the bus protocol settings. It has four tabs: '设定' (Setting), '封包' (Packet), '进制显示' (Base Display), and '注册' (Registration). The '设定' tab is active, showing the '通道设定' (Channel Setting) section on the left and the '总线协议设定' (Bus Protocol Setting) section on the right. The '总线协议设定' section includes a '采样边沿' (Sampling Edge) dropdown menu, which is currently set to '上升沿' (Rising Edge) and is circled in red. Other settings include 'DEN有效电平' (DEN Valid Level) set to '高电平' (High Level), 'Vsync有效电平' (Vsync Valid Level) set to '低电平' (Low Level), and 'Hsync有效电平' (Hsync Valid Level) set to '低电平' (Low Level). The '总线协议颜色' (Bus Protocol Color) section at the bottom shows color selection for Vsync (blue), RGB (green), HBP Length (purple), Hsync (red), and HFP Length (pink). At the bottom, there are buttons for '确定' (OK), '取消' (Cancel), '默认值' (Default), and '帮助' (Help).



STEP 7. DEN 有效电平设定。



STEP 8. Vsync 有效电平设定。





STEP 9. Hsync 有效电平设定上。



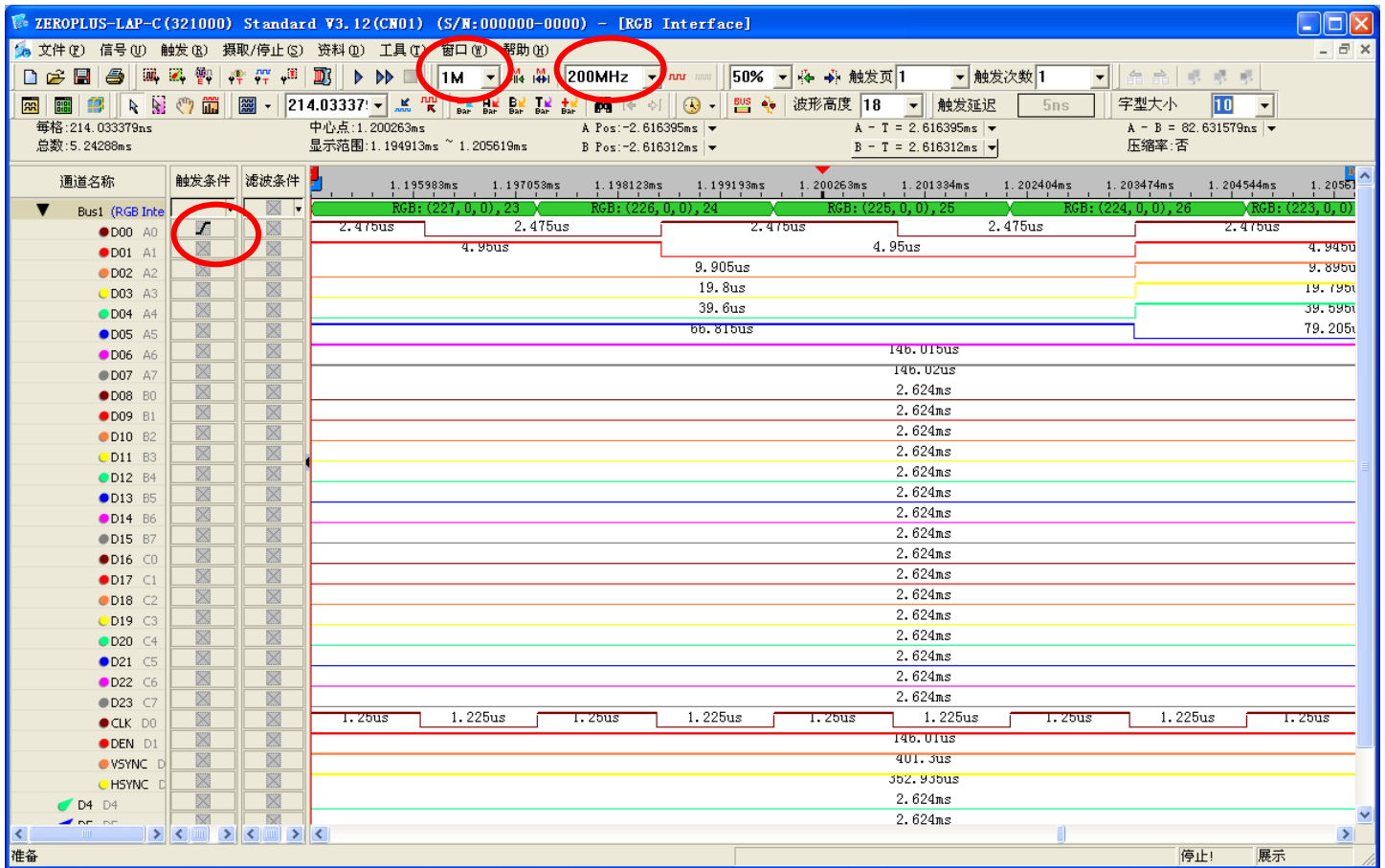
STEP 10. 总线协议颜色设定。



STEP 11. 总线协议解码完成图示，设定条件为上升沿触发、内存为 1M、采样频率为 200MHz。（采样频率最好是待测讯号的 4 倍以上）



总线协议解码



封包列表

