



孕龍科技股份有限公司
ZeroPlus Technology Co., Ltd.

SPECIFICATION

MODEL: B12018-RGB Interface

PART NO : _____

VERSION : V1.00

Approver		Check	Design
GM	PM		

Customer Confirm

* Please fax the file to
ZeroPlus Technology after
signing.

目录

1	软件注册	3
2	人机界面	5
3	使用说明	7

1 软件注册

软件注册请依照下列步骤进行注册。

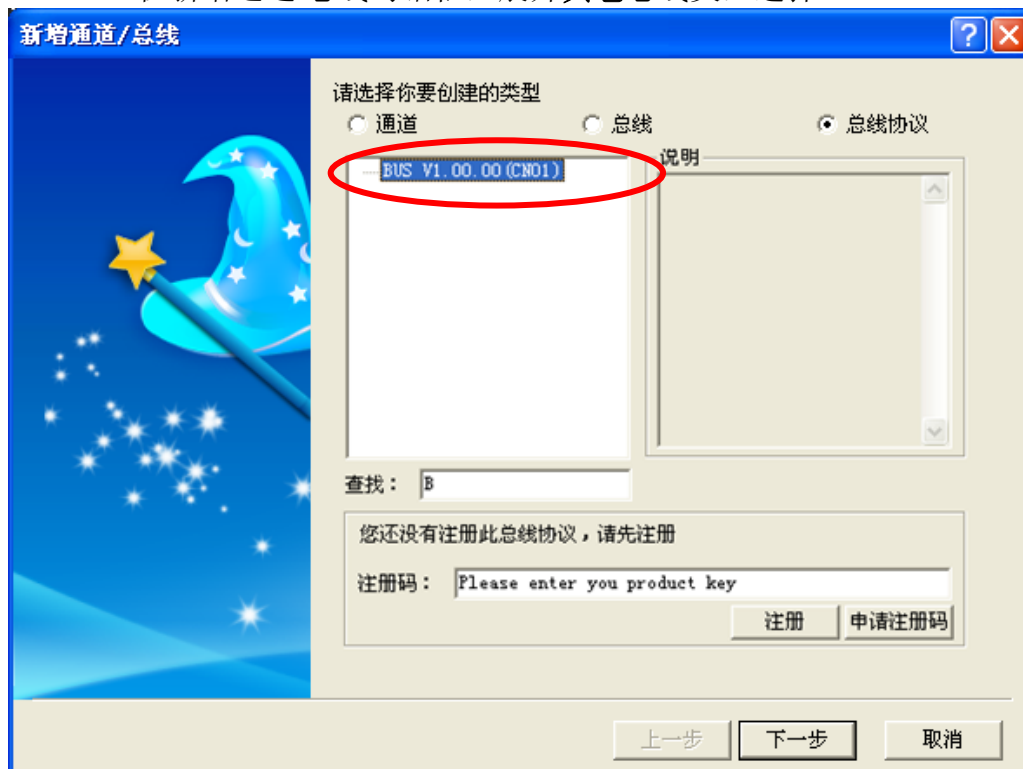
※ 注 1：所有总线注册程序皆相同，注册时依照程序即可，下图注册以 BUS 总线协议为范例，藉以参考。

※ 注 2：本说明书若有任何改动恕不另行通知。因模组版本升级而造成的与本说明书不符，以模组软件为准。

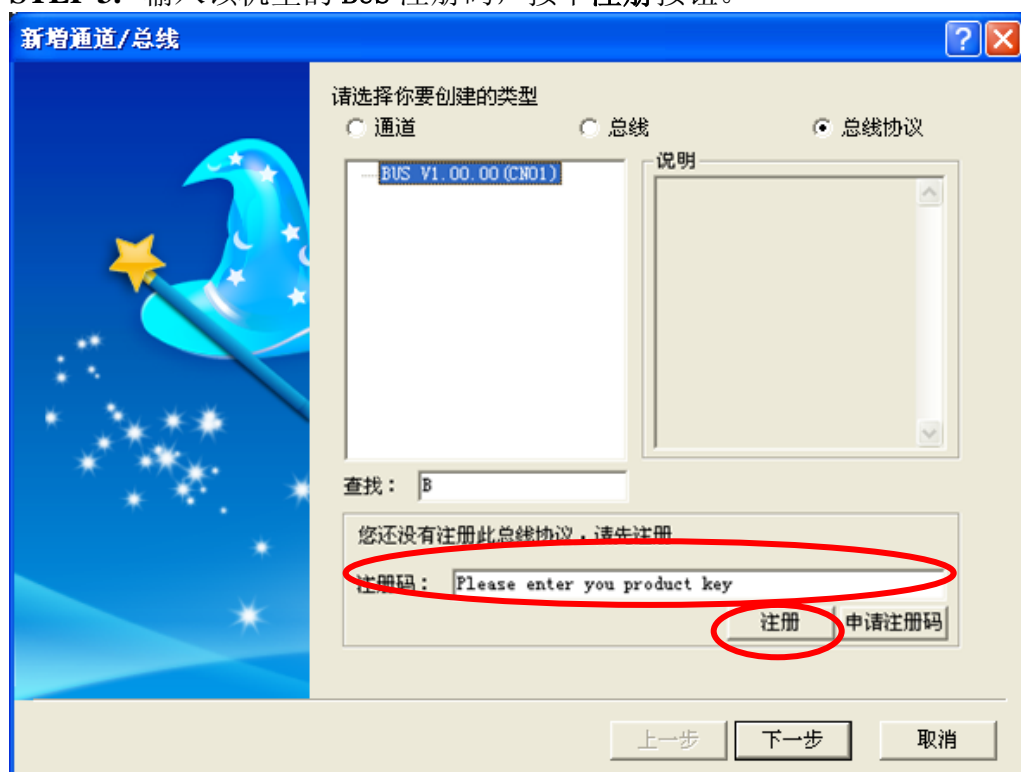
STEP 1. 打开逻辑分析仪软体，在采样->新增通道/总线菜单，调出新增通道/总线对话框。



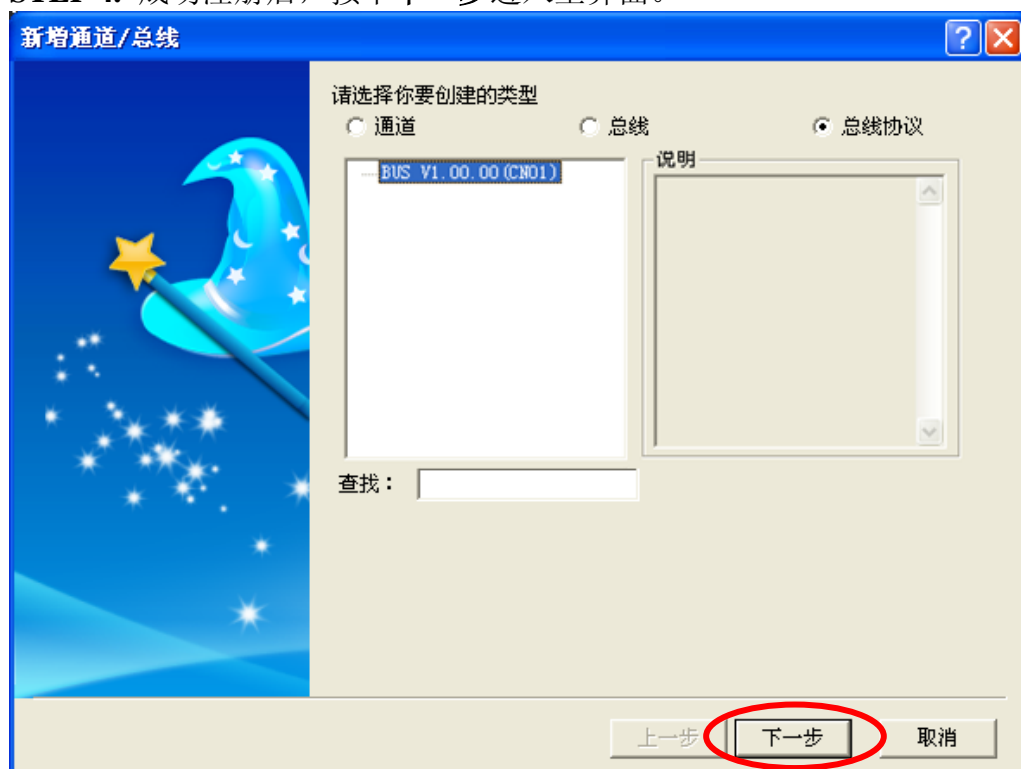
STEP 2. 在新增通道/总线对话框，展开其它总线类，选择 BUS。



STEP 3. 输入该机型的 BUS 注册码，按下注册按钮。



STEP 4. 成功注册后，按下下一步进入主界面。



2 人机界面

设定部分，请参考下图界面。

设定页



总线协议设定:

采样边沿：可选上升沿或下降沿，默认为上升沿。

DEN 有效电平：可选高电平或低电平，默认为高电平。

Vsync 有效电平和 Hsync 有效电平：可选高电平或低电平，默认为低电平。

通道设定：点击通道设定按钮，则弹出通道设定窗口。



总线协议格式设定：

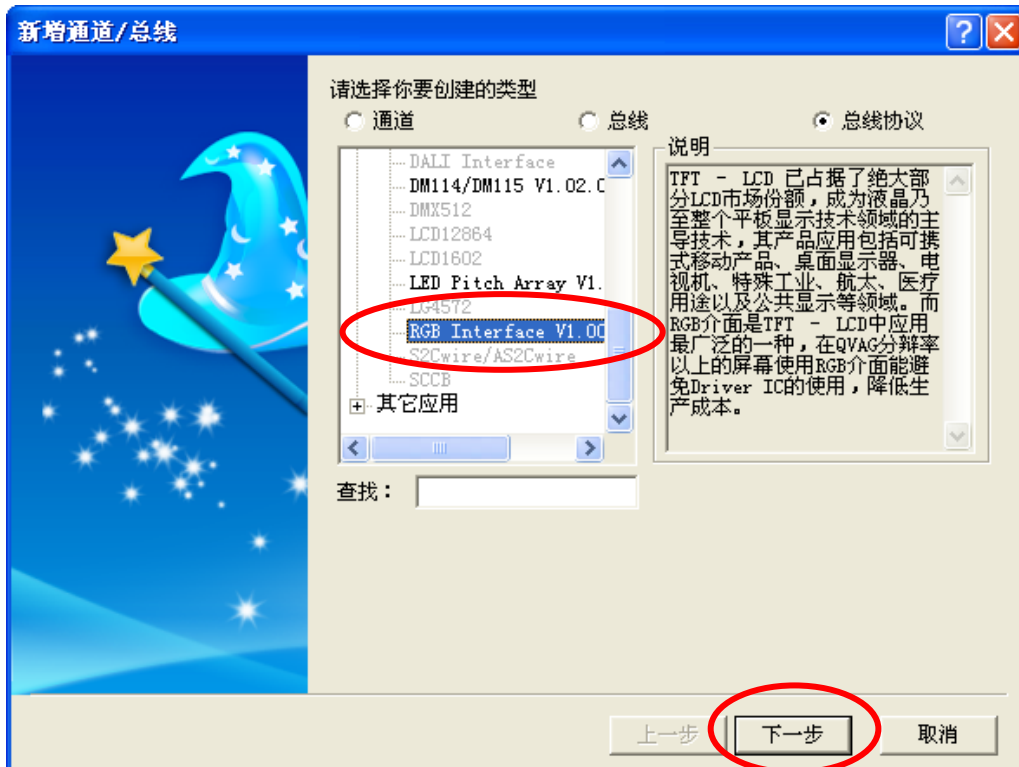
可依使用者喜好调整各封包颜色。使用者也可自定义 HFP Length、HBP Length 二进制、十进制、十六进制或 ASCII 码显示；波形区、封包列表各进制显示受模组控制。默认进制显示以主程式控制，选择项显示为默认。

3 使用说明

STEP 1. 在采样->新增通道/总线菜单，调出新增通道/总线对话框。



STEP 2. 在总线属性对话框，展开光电接口，点选 RGB Interface V1.00.00(CN01)，再单击下一步按钮，调出该模组设定对话框。



STEP 3. 按下通道设定按钮，调出通道设定对话框。



STEP 4. 通道设定。



STEP 5. 采样边沿设定。



RGB Interface总线协议

通道设定

总线协议设定

采样边沿： 上升沿 Vsync有效电平： 低电平

DEN有效电平： 高电平 Hsync有效电平： 低电平

总线协议格式

子项	颜色	进制显示	子项	颜色	进制显示
Vsync		默认	Hsync		默认
RGB		默认	HFP Length		默认
HBP Length		默认			

默认值 上一步 下一步 取消

STEP 6. DEN 有效电平设定。



RGB Interface总线协议

通道设定

总线协议设定

采样边沿： 上升沿 Vsync有效电平： 低电平

DEN有效电平： 高电平 Hsync有效电平： 低电平

总线协议格式

子项	颜色	进制显示	子项	颜色	进制显示
Vsync		默认	Hsync		默认
RGB		默认	HFP Length		默认
HBP Length		默认			

默认值 上一步 下一步 取消

STEP 7. Vsync 有效电平设定。



RGB Interface总线协议

通道设定

总线协议设定

采样边沿： 上升沿

Vsync有效电平： 低电平

DEN有效电平： 高电平

Hsync有效电平： 低电平

总线协议格式

子项	颜色	进制显示	子项	颜色	进制显示
Vsync		默认	Hsync		默认
RGB		默认	HFP Length		默认
HBP Length		默认			

默认值 上一步 下一步 取消

STEP 8. Hsync 有效电平设定。



RGB Interface总线协议

通道设定

总线协议设定

采样边沿： 上升沿

Vsync有效电平： 低电平

DEN有效电平： 高电平

Hsync有效电平： 低电平

总线协议格式

子项	颜色	进制显示	子项	颜色	进制显示
Vsync		默认	Hsync		默认
RGB		默认	HFP Length		默认
HBP Length		默认			

默认值 上一步 下一步 取消

STEP 9. 总线协议格式设定。



STEP 10. 确定后，按下下一步按钮，完成所有设定。



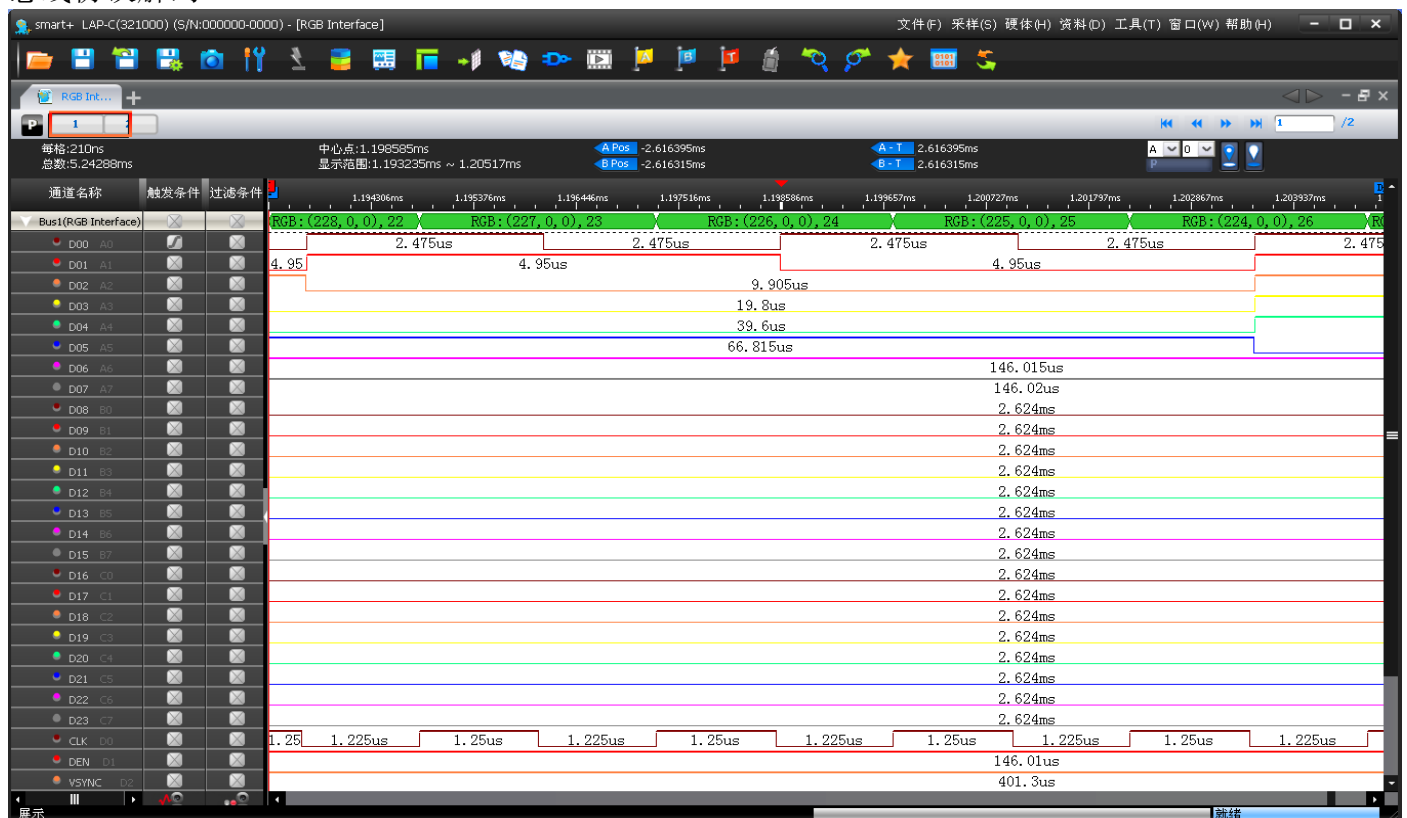


STEP 11. 输入总线名称及点选是否清除软件中其它的总线和通道，按下完成按钮。



STEP 12. 总线协议解码完成图示，设定条件为上升沿触发、内存为 1M、采样频率为 200MHz。（采样频率最好是待测讯号的 4 倍以上）

总线协议解码





封包列表

